昭和39年8月25日 「国鉄東局特別扱承認難誌第1915号。昭和39年12月26日第3.種郵便物認可。昭和50年8月1日登行(毎月1局1日登行)第12奏 第8号 演奏第137号

一分沙人为技術

Audio & Electronics

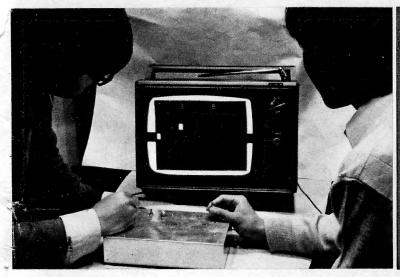
1975

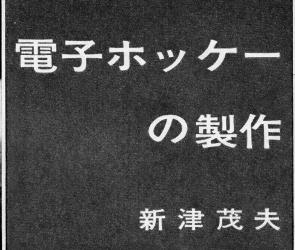
〈特集〉汎用OPアンプのグレードアップ技法 〈別册付録〉最新半導体情報 No. 74





●家庭テレビを改造せずに楽しめる●





最近繁華街のゲーム・コーナーに、電子化された各種ゲームがいろいろでていますが、その中でもTVを使った電子ピンポンやバスケットなど、いったいどうやって動作させているのだろうかと、少し電気をかじった人なら考えさせられるところです。

実際これらのゲームの大部分は、ディジタル的に処理され、複雑な回路となっているようですが、できるだけ回路を簡単にかつ安価に、またゲームとしてのおもしろさをできるだけ多く、さらにTVとのインターフェースを簡単にという目標で、アナログ的に考えて作ったのが、自称「電子ホッケー」なる家庭用ゲーム・マシンの誕生となったわけです。

クリップで、自宅のTVのアンテナ端子につなぐだけで、即ホッケー場に早変わりというわけですが、ここではカラー表示はしていません。あの複雑怪奇なカラーTVの裏板を

はずして、線を数本付けてもよいというのでしたら、意外と簡単にカラー化できるのですが、初期の目標とはずれるのでここでは白黒表示としています、

このゲーム・マシンは、基本的な動作さえわかれば、回路はそれを組み合わせてあるだけなのでそれほどむずかしくはありませんが、TVに映すため最終的に映像信号を作るので、TVをはじめての人には少し理解しにくいかもしれません。

ゲームの概要

表示は図1のように、周囲のわくとゴール、それに二つのラケットと球です。ラケットは4ch用の可変抵抗でフィールド内を自由に動くことができます。このラケットのそれぞれの面の当たった側へ球を反射させますが、またそれと同時に左右に当

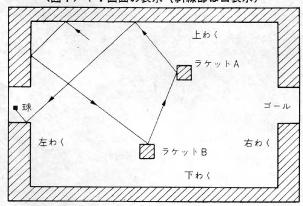
たれば左右の速度を、上下に当たれば上下の方向の球の速度を当てるご とに増加させます。

球はわくに等角反射をしながら動いていきますが、球自体だんだん速度を落としていき、ラケットに当たらなければ最後は止まるようにしてあります。また球がゴールのわく内、へ入ると、そのまま反射しながら奥へ入っていって得点となるわけです

まず、スタートSWを押すと球は中央に置かれます。このままでは球は動きませんから、ラケットで当てることにより、球は速度を増していき、わくの反射などを利用して相手のゴール内へ入れ合うわけです。このゲームのおもしろさは、打ち合いになると球の速度がどんどん増していって、ラケットが追いつかなくなり、なかなか相手のゴールに入れられないというところです。

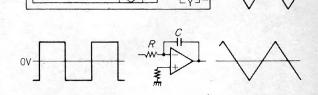
一度ゴールへ入れますと、スター

〈図1〉 T V 画面の表示 (斜線部は白表示)



Aug. 1975

〈図2〉三角波による球の動きと三角波の作り方



〈図3〉 本機のブロック・ ダイヤグラム

トSWを押さないかぎり球は出てきません。遊び方としては一定の時間を決めておき、相手のゴールに何回入れたかで得点を競うのが良いかと思います。

回路構成

このゲームはラケットやゴール, 球のスピードの変化など余分な回路 がはいっていますが、本質的な動き は球がわくの中を等角反射をしなが ら動くことです。

ここに一つのおもしろい実験があります。オシロスコープをX-Yにして両端子に正弦波を入れますと、リサージュ図形を描くことは誰でも知っています。それではこの両軸に、それぞれ少しだけ周波数の離れた0.5Hzくらいのゆっくりした発振周波数の三角波を入れたら輝点はどう動くでしょうか。

 X成分は反転するので等角反射をし、 あたかも壁にあたったかのように反 射します。

この球の動きは実におもしろく、なかなかあきのこないものなのですが、ただこのようなゆっくりした三角波の発振器はあまりありませんので、作るとしたら図のように方形波を積分するのも一つの方法です。

全体の回路構成は図3のようになります。この左半分は表示のための回路であり、球の動きには何ら関係ありません。つまり、この部分では球やわくなどの電圧関係を縦は垂直、横は水平ののこぎり波を使って、画面上の位置に変換して映像信号としています。したがって、実際の球の動きとTV上の球の動きがずれることはありません。

さて次に右半分の反射検出部分と 球を作る部分ですが、球はさきほど の説明で三角波を使えばよく、過去 に試作した電子ピンポンもこの方法 で作ってみましたが多少問題を生じ ました。今回も最終的には三角波を 利用することにしましたが、あくま でも積分をして作るという考え方か ら始めています。

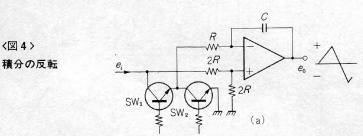
まずある入力電圧を積分していく と球は動いていき、わくと同じ電圧 になると、当たったというパルスの 指令により極性変換で入力電圧を反 転させて、逆側に積分をし始め、球 は反射されたことになります。この ように上下左右わくで電圧をおさえ られていますので、球はそれ以上の 電圧になることはできず、最終的に は球は三角波となるわけです。ただ しゴールは別で、そこには電圧の壁 はないので球はそのまま入っていき ます。

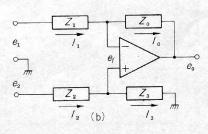
またラケットに当たると、パルスにより極性を反転するのと同時に、入力電圧を増加させて、積分の時間を速くする、つまり球のスピードを増加させたことになります。そのほかラケットに当たると、反射音がNANDの発信音で一定時間出るようにしてあります。

以上で大まかな回路動作を説明しましたので、次にそれぞれの回路について詳しく説明していきましょう.

球

球をつくる部分は図4(a)の回路





において、トランジスタSWのSW1 SW2 のどちらがONかによって、 積分の入力電圧の極性が選べますの で、球の電圧がラケットやわくの電 圧に等しくなったときに出る反射パ ルスにより、積分は反転されて三角 波を作っています。

ところで、なぜこの回路で積分が 反転されるかは、図4(b)を見てく ださい.

ここで、 $I_1 = I_0$ 、 $I_2 = I_3$ とすると、

$$I_1 = \frac{e_1 - e_4}{Z_1} = \frac{e_f - e_0}{Z_0}$$

となります. したがって,

$$e_0 = e_f \left(1 + \frac{Z_0}{Z_1} \right) - \frac{Z_0}{Z_1} e_1$$

また.

$$e_f = \frac{Z_3}{Z_2 + Z_3} e_2$$

であるので出力の式は,

 $e_1 = e_2 = e_i$

$$\therefore e_0 = rac{Z_3}{Z_2 + Z_3} (1 + rac{Z_0}{Z_1}) e_2 - rac{Z_0}{Z_1} e_1$$

この式に、 $Z_0 = 1 / S C$ 、 $Z_1 = R$
 $Z_2 = 2 R$ 、 $Z_3 = 2 R$ を代入すると、 $e_0 = rac{1}{2} (1 + rac{1}{S C R}) e_2 - rac{1}{S C R} e_1$
(ただし、Sはラプラス変換の変数)

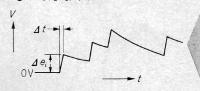
となります。 さらにSWの条件を入れますと、 SW1がON、SW2がOFFでは、

$$\therefore e_0 = \frac{1}{2} e_i - \frac{1}{2 C R} \int e_i dt \cdots (1)$$

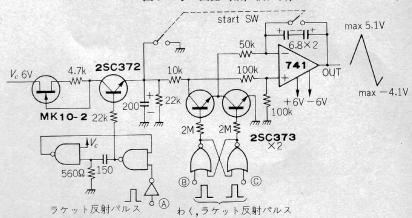
 $S W_1 h^{\sharp} O F F$, $S W_2 h^{\sharp} O N \mathcal{T} l t$, $e_1 = 0$, $e_2 = e_i$

$$\therefore e_0 = \frac{1}{2} e_i + \frac{1}{2 C R} \int e_i dt \cdots (2)$$

となり、入力電圧ei が t の関数でないなら(1)、(2)式の前項は定数項となり、積分は明らかに反転されています。このようにこの回路は非常に簡単で、さらにトランジスタSWのベースをTTLでそのまま駆動することができます。



〈図5〉球の回路(縦,横必要)



そのほかに球のスピードを変える ための回路を加えると、最終的には 図5のような回路を縦と横の二つ作 ることになります。なお、この二つ は完全に独立に動いています。

さて、もしこれが球縦とすると、ラケットの上下に当たったときのパルスをAに加えると、NANDのワンショットマルチでトランジスタSWを一定時間(図では150mS)ONにし、このとき入力電流をFETの定電流回路で定電流にしていますので、一定の電荷が200μFのコンデンサに充電されることになります。

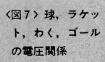
ここで一度にコンデンサに充電させないため、ラケットに球を続けて何回も当てると、そのたびにコンデンサの両端の電圧、つまり積分器の入力電圧は増加し、球のスピードが速くなります。もっとも電圧に限界があり、またスピードを徐々に落とすために、200μFと並列に22kΩを入れています。

球の動き方は定電流の4.7kΩと、

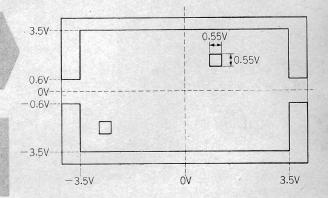
コンデンサと並列の22 k Ω で調整できますが、定電流の値は使用するFETのInssによってだいぶ変わりますので、この4.7kΩ は調整する必要があるかもしれません。結局積分器の入力電圧は、図6のように変化していって、球の速度を変えていくことになります。

極性切り替えのトランジスタのベース抵抗に、2 MΩ と高抵抗を使っていますが、これは、FET SW でないためにベース電流も積分してしまい、球が止まっている時のドリフトとなるためです。球全体の速度は、積分器の3 μ F を調整してください。球を中央に持ってくるスタートSWは、図5のように入力と積分のコンデンサをもう一つの回路と一緒に、4 回路のプッシュ SWで原始的にショートするというものです。

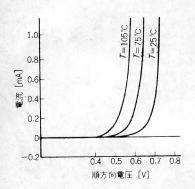
さてここまできたところで, さきほど導いた積分の式にもどりますが, なんとei は図6のように t によってだいぶ変化しています. つまり(1)式,



〈図 6 〉 積分器の入 力電圧変化 ei (200 μF の両端の電圧)



〈図8〉シリコン・ダイオードの順方 向特性

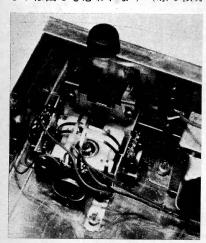


(2)式の前項を定数項とみなせないのです、特に問題になるのは当たったときの Δt による Δe_i の増加で、 e_i を 0 V としたとき Δe_i は(1)、(2)式に正入力として入り、(1)式の場合は負方向へ出力が出なければならないのに、最初は Δe_i のため正方向へ若干動いてから負方向へ動く、という根本的欠陥があります。

しかしながら回路テクニックである程度カバーできますし、初速度ゼロのときのみわずかに気になる程度です。厳格な方は他の回路で考えてみてください。それから積分器のコンデンサは極性を打ち消して(+ー、ー+と直列に)、必ず無極性にしてください。

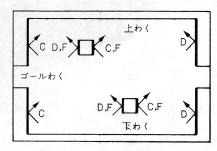
球反射

まずラケットやわくの電圧を決定 します。OPアンプを+6V, -6 Vで動かしますので, 出力振幅は± 4 Vは出ると思われます (球の積分

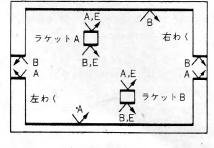


〈写真1〉ラケット用可変抵抗

〈図9〉 反射位置(A,B,C,D反射パルス,E,F加速パルス――全回路図参照)



(a) 左右反射位置



(b) 上下反射位置

器の出力電圧の実測は+5.1 V, -4.1V). そこで上下左右わくの電圧を図7のように±3.5 Vに決めます。 ゴールわくの±0.6 Vは, あまり大きくするとゴールにすぐ球が入ってしまいますので、一応この値で作り、後でゲームをしながら自由に調整して一番おもしろくなるようにしてください。

ラケットの大きさはどこの場所でも一定でなければなりませんので、シリコン・ダイオードの順方向電圧 0.55 Vを使っています、普通シリコン・ダイオードの順方向電圧は 0.7 Vですが、図 8 のように流す電流や温度によっても大きく変わり、この回路ではラケットの可変抵抗に20 k Ωを使用している関係上、あまり電流がとれず、約10μA しかダイオードに流していません。

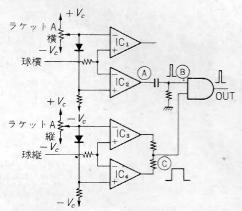
ラケットの位置は可変抵抗で動か しますが、一つのラケットに縦、横 二つ使います。これは別々の可変抵 抗を使ってもよいのですが、最近4 ch用としてレバーを前後左右自由に 動かせる可変抵抗が秋葉原に出回っ ています.

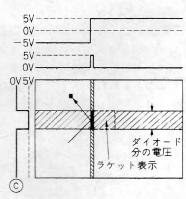
このしくみは非常に機械的で、四方に90°回転の可変抵抗があり、お互いに半円の金属バンドでつながっていて、その中点をレバーで動かすと、VRがその方向の成分だけ回る(写真)というものです。直観的で使いやすいのですが、難をいえば細かい動きがしずらいのが欠点です。それと一番の問題は寿命の点が心配で、動かし方の頻繁さは本来の使い方の比ではありません。

図9は、球がどこに当たるとどんなパルスが出るかを示したものです。ここに示した記号は全回路図を参照してください、見てもわかるように反射位置の検出場所がこれだけあるのですから、回路がそれだけ複雑になるのも理解いただけると思います。

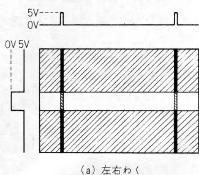
たとえば図10を見てください.これはラケットの左で反射するパルスを作る部分ですが,動作は次のように考えます.まず球縦の電圧がちょうどウィンド・コンパレータになっ

〈図10〉ラケット左の反射パルスの作り方





〈図11〉左右ゴールわく反射の作り方



0V 5V

(b) ゴールわく

ているIC3, IC4のダイオード分の 電圧のわく内に入ると、このときだ け両方のコンパレータは"H"にな り, 出力 〇も "H" になります。

これが第一条件で、次に横も見な ければなりませんが、横はさきほど とは違い線でなくてはなりません。 なぜならば, 面にしてしまうと, こ のラケットにどの面から球が当たっ ても、左面に当たったというパルス が出てしまうからです。そのためⅠ C2のコンパレータがラケットの左の 電圧を示しますので、出力Aを微分 して積をとれば、目的のパルスは得

られることになります.

わくの反射も同じ考え方でよいの ですが、上下わくが単にその面積を とっているのに対して、ゴールわく と左右わくは図11のラケットと同じ ように、反射検出部は線となってい ます。

さてここでコンパレータICに何 を使うかですが、表示のコンパレータ ICも含めると何と30本も使うわけ で, 安くて低消費電力で高速という 条件が必要です.

コンパレータ用 I C としては, μ A710 があります。出力はTTLレ ベルで高速なのですが、電源電圧が +12V, -6 Vと使いずらく, 消費 電力や値段の点で少し問題がありま すので、ここでは µA709 を使用し ています. このICでしたら名前の 違う安い同一規格品も多量に出回っ ていますので、本数の割には安くで きると思います.

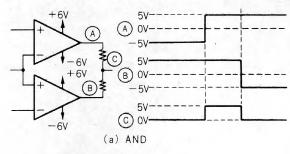
μA709 は位相補正が外部に出て いる関係上,無補正で使えば高速の コンパレータとして充分実用性があ ります. また電源電圧を±6 Vで使 用すると、消費電力を少なくするこ とができ、"H" レベルがそのままT TLに直結可能です. ただ動作電圧 が ±9 V~ ±15 V となっていますが、 別に問題はありません.

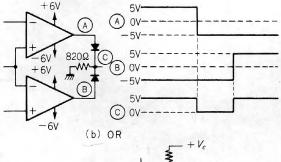
さらに入力保護がこのICには入 っていませんので、入力に2本のダ イオードを入れたいところですが、 球がフィールドの中を動いている状 態では、別に問題はありませんので、 不要と思われるものは積極的に省略 しました。

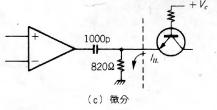
OPアンプとTTLとのインター フェースは、 OPアンプの数が非常 に多いので、できるだけ簡単になる ようにしています.

図12(a)のウィンド・コンパレータ の出力©は、見掛け上はORですが、 負電圧を考慮すると出力は何とAN Dになって、しかも負電圧は出てき ません.

(b) はウィンド・コンパレータの 入力の極性を変えることにより, 出

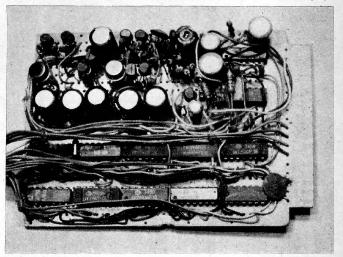


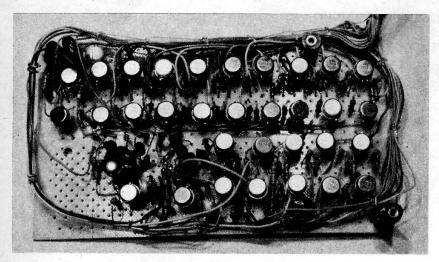




←〈図12〉 OPアンプとT TLとのインタ ーフェース

♣ 〈写真 2 〉 反射信号制御部 と球の基板





〈写真3〉反射検出部と表示基板

力はダイオードORを組んでORとしていますし、(a) のインバータとも考えることができます.

(c) の微分回路の抵抗は、TTLからの流れ込み電流 IIL (max1.6mA, typ1.0mA) のために、あまり大きいと"L"レベルを保てなくなりますが、そうかといって微分動作のためにあまり小さくもできません。一応この 820Ω で動作していますが、まだ少し値が大きいようで、ノイズなどを考えたらもう少し低い抵抗を使いたいところです。

一部の回路で負電圧がTTLの入力に加わりますが、ICのメーカーによってクランプ・ダイオードが入っているのと、いないのがありますので気をつけてください。

表示

さて、TVでこれらの球やラケットなどを表示するには、これらの映像信号を作ってやらなければなりません。

(図13) T V 画面の走査| Substituting | 10.8 μ S | 10.8 μ

TVはご存知のように、輝点が横に15.75kHzで動きながら縦に60Hzで動いて、1枚の画面を構成するのですが、これですと走査線の数は15,750/60で262.5本になってしまいます。しかし、商用TVは飛び越し走査を用いて、次の1/60秒で今までの走査の間をもう一度走査するために、1/30秒で走査線525本の完全な1枚の画面を作ります。

それでは、実際にどのような映像信号を作ってやればよいかを図14で見てください。このように左下部を表示するには、水平と垂直に図のような連続的な波形を作り、両者の積をとって同期信号を加えれば、目的とする映像信号が得られますので、これをTVの映像入力に入れれば画面に左下部を表示します。

〈図14〉

左下部表示の

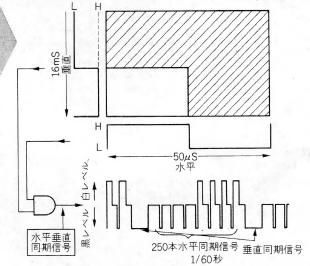
以上でだいたいの映像信号の感じ がつかめたと思います. では実際に 動く球を表示する方法を考えてみま す.

まず球を水平の線と垂直の線の交点,つまり積と考えます。またこの線は面の端を微分したものと考えれば,さきほど作った波形のパルス幅を球の電圧に応じて変化させてやればよいわけです(図15)。

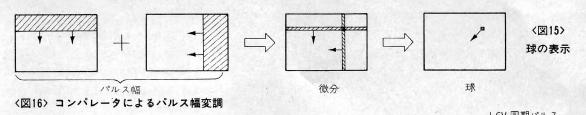
まず考えたことは、単安定マルチバイブレータのCRの積による時定数のRをトランジスタに置き替え、電圧の関数としてパルス幅変調をしようとしたのですが、リニヤリティと電圧の対応の問題を残しましたので、次に考えたのが今回使っているコンパレータによる方法です。

図16のようにコンパレータの⊕入力に60Hzののこぎり波を、また⊕入力に球縦の電圧を入れます。すると出力からは球とのこぎり波の電圧の一致した所を境に、パルス幅変調された波形が出てきます。このように電圧で作っているために簡単で正確に設定でき、さらに反射パルスで使った位置の電圧をそのまま使えます。しかしその反面正確なのこぎり波を必要とすることになります。

まず安定な発振をと考え、トランジスタのマルチバイブレータで60H 2 を発振させています。デューティは図17のように決められてはいますがだいたいでよく、発振周波数もT



200

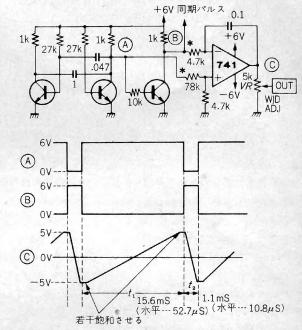


+4V -4V 60Hz のこぎり波 +3.5V 球縦

Vで変えられますので、そんなに気にしなくてもよいようです。®の波形は②のインバータですが、実はTriのコレクタからも同じ波形がでますが、波形がきたなくて同期パルスのための負荷がかかるので使っていませる

問題は次ののこぎり波を作るところで、たれの間③を⊕入力で積分し、たれの間③を⊕入力で遊積分を行なって、電源電圧いっぱいののこぎり波を作ります。しかしこれがくせもので、なかなか理想的にはいかず、まず一発でこの波形がでることはないと思いますから、オシロをながめながら積分抵抗を調整してください。

調整は※の抵抗を半固定にしても よいのですが、調整後は固定抵抗に 置き替えたほうが安定度の点で有利 です。それから上限と下限は図のよ うに若干飽和させますと、動作が安



定します.

〈図17〉→

を作る

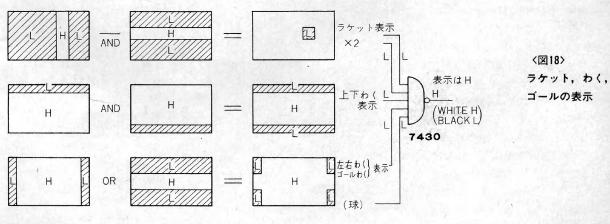
垂直のこぎり波

水平も同じでよいのですが, 741 は使用できません. なぜならば 741 のスルーレートは 0.3 V/μ S くらいだからです. ここでは 10μS で10 V 下降させるとして, 1 V/μSで 709 を発振しない程度に調整して使っています. WID・ADJでOUTを小さくしますと, 逆にT V上の画面は拡大されますので…….

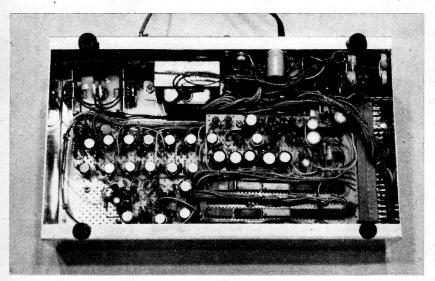
球以外の表示は球のところで説明 したのと同じように, コンパレータ 入力の片側にのこぎり波を, 他方に 表示する部分の電圧を加えます. ただ今度は表示が面ですので微分はせず, ウィンド・コンパレータを用いたり, ANDやORで単純に図18のように区域を表示しています.

なお、縦を表示する部分のコンパ レータには60Hz ののこぎり波を、 横を表示する部分のコンパレータに は15.75kHzののこぎり波を加えま

ここまでくるとわかると思いますが、前にも述べたように表示と反射 との関係は反射が主体で、表示はそ



Aug. 1975



〈写真 4〉 本機の内部(ただし、オプションの得点表示回路は含まない)

の電圧関係を水平、垂直ののこぎり 波を使うことによりTV上に映すだ けですので、表示と実際の反射位置 がずれることはありえないのです。

反射音

ラケットに球が当たっても何も音がしないのもつまらないですから、入力電圧コントロール部の単安定マルチの出力で、NANDの発振器を一定時間ONにし、出力はトランジスタ・ラジオ用のアウトプット・トランスでスピーカを鳴らしています。

出力

さきほどの表示部で作った信号と、同期信号をCRで合成しますと、映像信号ができ上がります。さらにこの映像信号をTVの電波とするためには、一石のRF発振器で2ch(96~102MHz)を発振させ、ダイオードでAM変調をかけて、出力としていますので、これをTVのアンテナ端子に接続すればそれだけでOKです。

電源

このゲーム・セットの一つの重要なポイントは、いかに安定な電源を組むかで、ここの変動がそのまま画面に現われますので、しっかりした電源を作ってください。消費電流は使用した I Cの本数の割には少なく、+6 Vが250mA、-6 Vが80mAとなっています。これは O P アンプを±6 V で使用したために、消費電力

が減ったものと思います.

しかし、一方でTTLを6Vで使ていますので、消費電流が少し多めですが、すべてゲートICですので無理を承知で使っています。

製作

部品は4 ch用 V R 以外はすべて手 持ちのものばかり使っていますので、 709 さえ安く手に入ればそんなにお 金をかけずにできるのではないかと 思います。

基板は図19のように万能基板2枚に電源部を除いてすべての回路を入れ、高密度実装としています。プリント基板にしてもよいでしょう。

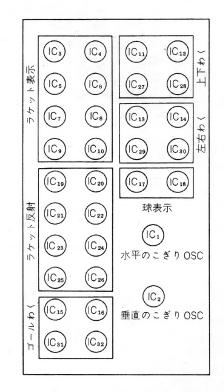
もっともかなり詰め込んでありますので、もっとゆったりとICを配置するほうが作りやすいと思います。709の不要なピンはあらかじめ切っておかないと、後でトラブルの原因にもなります。

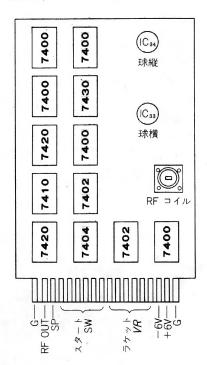
OPアンプからTTLへいく線は 多いですから、色分けなどをしてで きるだけミスをしないように配線し てください. この回路図ではパスコ ンは入っていませんが、実際はいた る所に入れてあり、ケミコンも数百 μF を各所に入れて、画面が反射音 やパルスで乱れないようにしていま す.

調整

この回路で一番問題となるのは, のこぎり波を作る所ですので, じっ くり腰をすえて取りかかります.

〈図19〉 I C配置図





202

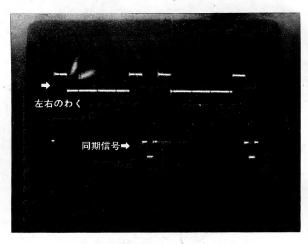
まず、マルチバイブレータの発振 周波数と波形が図17のようになって いるかを確認してください。値がそ んなにずれることはないと思います が、後でTVの同期ツマミを動かさ なくてすみます.次の積分ではオシ ロは必ず必要で、図17の波形になる ように抵抗をカットアンドトライで 調整します.

水平の709の位相補正をしすぎますと、スルーレートが悪くなり、所望の波形がでなくなりますが、そうかといって少ないと発振してしまいますので、ここもまた調整を要する個所です。

ここまでくれば後はTVをみなが ら調整できますが、その時WID・ ADJは最大にしておきます。

始めから電波にしてもよいのですが、変調をかけるとそれだけまたトラブルも増えますので、図20のように最初は映像信号だけをTVの映像増幅管のグリッドに入れて、調整したほうがよいようです。ただこの信号は正極性ですので、トランジスタTVの場合はグランドと信号線をひっくりかえしてつけるというインチキをします。

変調はダイオードに流す電流により等価内部抵抗が変わるという、非直線性を利用してAM変調をかけています。RFの発振は2chに合わせていますが、これは関東の場合で、1~3chの中の空きチャンネルに発



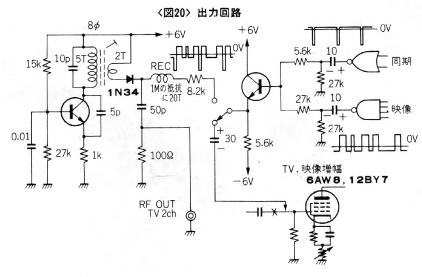
〈写真5〉 水平方向の映像信号 (上側が白,下側が 黒)

振周波数を合わせてください.

出力はTVのアンテナ端子につければよいのですが、強電界ですと他のチャンネルの波の影響を受けますので、同軸やシールド線で接続したほうがよいようです。一方これは発振器で電波が出ていますので、共同受信アンテナなどの場合は、アンテナをはずしておかないと、他のTVに影響を与えますので注意が必要です

表示さえ出れば後は楽なもので、 球が反射しなければその部分を追っ ていけばよいわけで、TVという表 示器を充分活用してください。全体 の位置が少しずれている程度でした ら、電源電圧を少し変えることによ り直ります。

結果



安く作ろうとしたために、コンパレータに 709 同等品を使ったり、後は手持ちの部品で作ったため非常に安くできました。しかし新品を使ったとしても安い場所を捜して買えば、1万5千円以内で作れると思います。

ところでこの709ですが、写真のラケットの大きさは回路からいくと 縦より横の表示が大きくなるのですが、どういうわけか表示はほぼ逆です。これは実に709の立ち上がりの遅れによるもので、710と比較すると一目瞭然です。スルーレート的には問題はないのですが、立ち上がるまでの時間の遅れによるものと思われます。

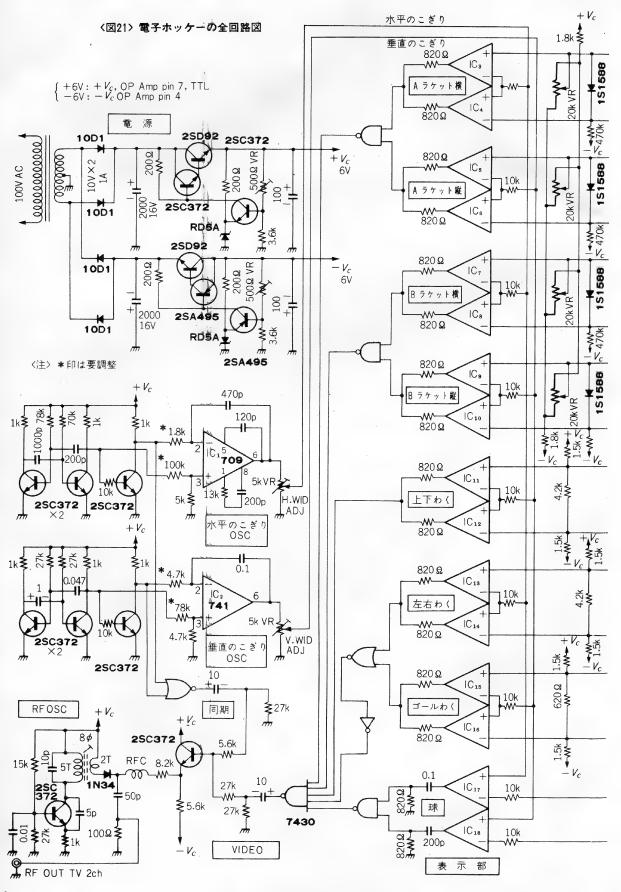
しかしゲームとしてはほとんど問題にならない所で、充分楽しめる範囲となっています。

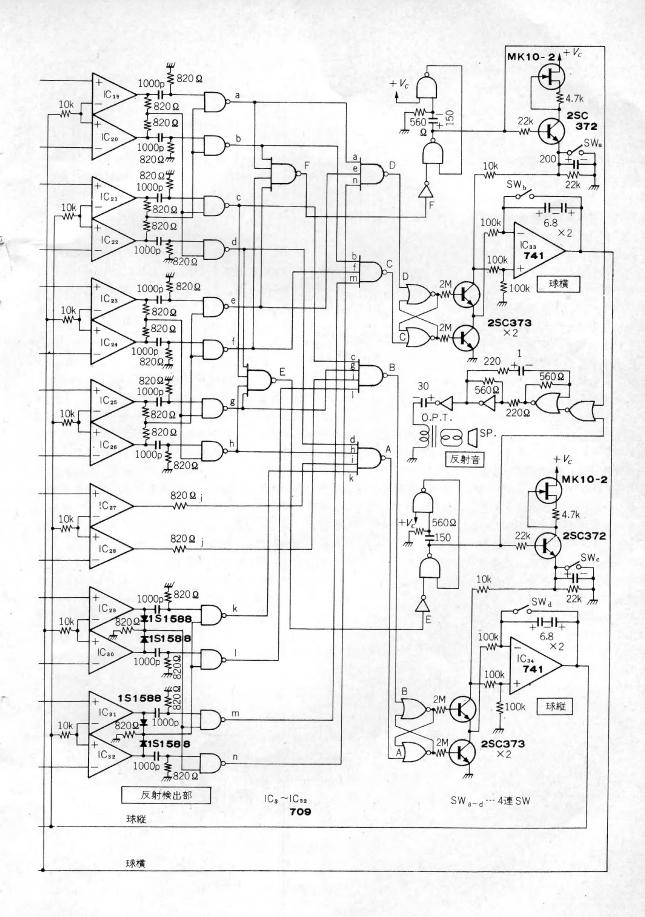
ゲームをさらにおもしろく するための 得点表示部の製作

ゲームとしてはこれまでの回路で 充分楽しめると思いますが、ここま で作るとさらにゲームとしての機能 を増加させようと思いたくなるのが 人情です.

これから説明する得点表示部の製作は、互いのゴールに入れた点数を 7セグメントでTVの画面上に表示しようというもので、本体をほとんどいじらないので、オプション的な形となります.

本体だけでもかなりのICを使用 していますので、ゲームの回路にこ





れだけ凝る必要があるかどうかは疑問ですが、ゲーム自体のおもしろさが増す上に技術的なおもしろさが加わりますので、余力のある方は作ってみてはいかがでしょうか。

回路構成

点数をつけるだけでしたら、発光 ダイオード表示でよいのですが、それでは余りに平凡です。 TVという 表示画面があるのですから、数字をいかに簡単に表示させるかを考えて みます。ダイオードによるマトリックスで数字を作るとすると、回路は 複雑になりますので、ここでは7セ グメント・デコーダICを用いて、7セグメントの数字を2個表示させることにします。

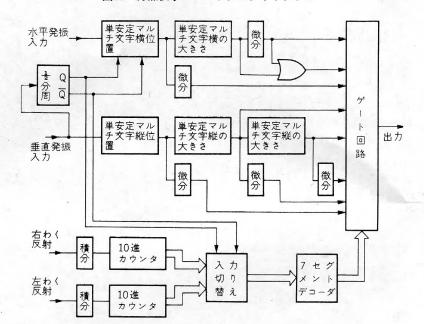
図22がブロック・ダイヤグラムですが、カウンタが二つあるのにデコーダが一つしかないのは、一つの文字で位置を変えることにより、二つの文字として使っているためです。これにより結局一つの数字を作ればよいことになります。

基準になる水平、垂直のクロックは、本体のマルチバイブレータの出力からもらいますが、そのままTTLの入力に加えますと、この負荷の影響で画面の位置がずれてしまいましたので、入力はトランジスタで受けて負荷を軽くしています。このクロックを基に、単安定マルチバイブレータと微分で数字を形成しますが、図23を見てください。

水平のクロックでまず位置を決めるための単安定マルチバイブレータを働かせ、その立ち下がりを微分すると同時に、次の文字の大きさを決める単安定マルチバイブレータを働かし、さらにその立ち下がりの微分もとります。

垂直方向も水平と同じ考え方で作ればよく、最終的には2本の縦線と3本の横線を作ることになります。ここまで作りましたら、7セグメントのおのおののセグメントはこれらの波形の積をとればよいのですが、積だけでは数字の右下端が欠けてしまいますので、一部和も使用してい

〈図22〉得点表示のブロック・ダイヤグラム



ます.

これで基になる「日の字型」ができましたので、 7セグメント・デコーダ I C の出力をおのおのに加えれば目的とする数字ができ上がります。 これで 1 文字分はできましたが、 二つめはこれをそのまま使い、時間的に位置だけを変えることによるダイナミック表示としています。

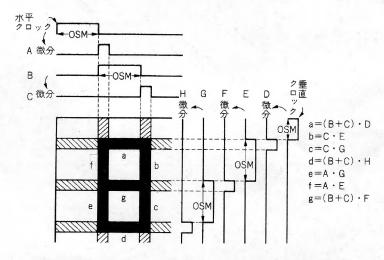
つまり始めの1/60秒で左の得点を表示した後、次の1/60秒で水平方向の位置を決める、単安定マルチバイブレータの時間幅の時定数を大きくして、右の得点位置になるようにします。表示時間は1/2になり

ますが、都合のよいことに明るさも 半分になって、球やラケットと区別 がつきやすくなります。また1/30 秒ごとの表示でしたら、ちらつきは ほとんど無視できます。

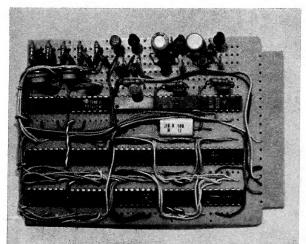
もちろんこれと同時に,このデコーダICの入力となる点数のカウンタの両出力をも切り替えています.

ところで本体のどこから得点の信号をもらうかですが、残念ながらこのままでは得ることはできません。ゴールワクの内にもう一つコンパレータをつけて、検出してもよいのですが、それでは本体をいじってしまうことになります。そこで左右ワク

〈図23〉単安定マルチバイブレータと微分による数字の表示



206



一方, ゴールの中へ入ると "H" に

なったままの状態を続けます。そこ

でこの出力を積分すれば、 得点信号

が作れることになります. この回路

では50 kΩ と 3μ F で積分回路を構

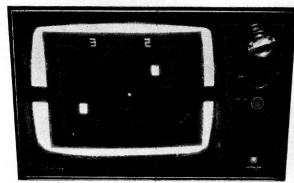
成していますが, 誤動作は起こしてい

次に表示出力ですが、DTLによ

るワイヤードORの出力は負論理で

す. これを本体のどこにつけるかで

すが、表示用のコンパレータの出力



〈写真7〉TV画面に表示したラケット(四角)と球 (白い点). 数字は得点表示

ればかまいません.

◆〈写真6〉 得点表示基板 の反射のコンパレータ出力に注目し はすべて、7430に入って負論理でO

Rされています。このICは8入力 ここでは球が左右ワクに当たると, NANDで3入力余っていますので, 出力は"H"になりますが、球は反 この一つに入れています. 射してすぐに"L"にもどります。 以上は図24を参照してください。

最後に電源ですが、MSIも含ん でいますので、これを6 Vで動作さ せるのは酷ですから、直列にシリコ ン・ダイオードを入れて, 5.3 V で 使用しています.電流は約200mA流 れますので、本体の電源と相談して

製作・調整

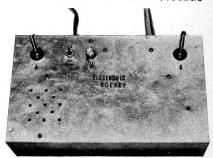
ください.

ゲートにDTLを使用しています が、これは出力を直接結合してワイ ヤードORできるというTTLにな

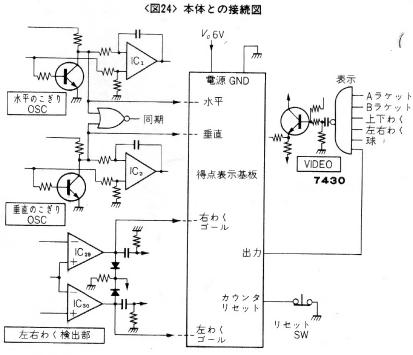
い特徴があり, ゲートICを一つ省 けるからです。ただDTLは手に入 りにくいので、TTLにするにはH D2203Pを7400に、HD2207Pは74 10に変え、ワイヤードORを8入力 の7430にして、最後をインバータす

製作としては、ゲートの配線さえ 間違えなければ、確実に動作すると 思いますが、ただ74121の時間幅と 微分時間の調節が必要です。これは そんなに値が大幅にずれることはな いと思います. 数字の大きさはゲー ムに支障のないよう, ラケットと同 じくらいの大きさにして中央上部に 表示します.

74121は、単安定マルチバイブレー タで、入力のゲートの出力が"L" **→"H"でトリガがかかります.出** カパルス幅は, τ=0.69 C R で決定 されます. Cはピン10と11の間に入 れますが、極性はピン10が(+)にな ります. Rは11ピンと14ピンにつけ ますが、中付き抵抗2kΩがピン9 と11に入っていますので、それを使 うこともできます. つまり外部抵抗



〈写真8〉本機の外観

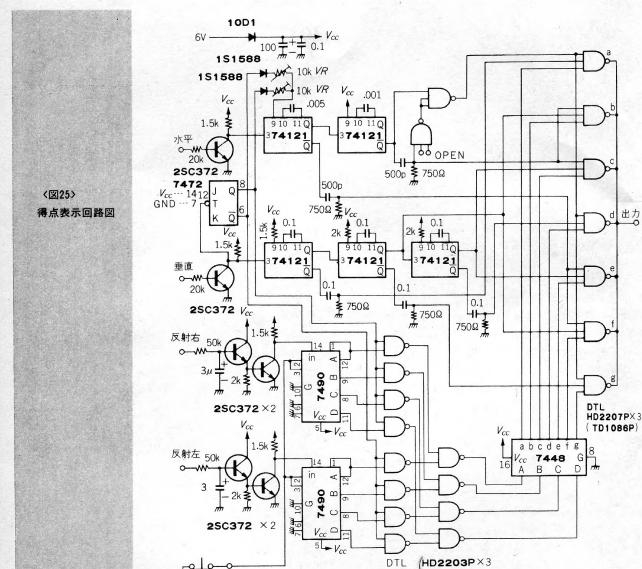


Aug. 1975

ます.

ません.

207



RESET SW

を使わないなら、ピン9をピン14に

接続すればよいわけです。

7448は7セグメント・デコーダ/ ドライバで、7447と違うのは出力が 負論理のオープン・コレクタとなっ ていないことです.

二つの数字の左右の位置は, 10 k Ωの半固定で調整してください。 単 安定マルチバイブレータの動作や調 整はオシロを使う必要はなく、 見た い部分を本体表示部の7430の入力に 入れれば、TVに表示してくれます.

電源を入れると、どういうわけか 7490の全出力が"H"になり、この 状態では7448の出力はすべて"L"

になって、画面には何も表示しませ んので、必ずリセットSWを押して ゼロにするようにしてください.

最後に

TVという表示器はディスプレイ としては最高で、しかも一家に1台 以上あるのですから、もっとこの種 のゲームなどが作れるのではないか と思います.

ここで作った得点表示回路も,少 し手を加えれば時計の時間をTVに 表示することもできますし、その他 いろいろおもしろいことが考えられ ると思います.

(TD 1065P)

もっともこのゲーム自体にもっと いろいろなこと、たとえばラケット を球に当てる時、ラケットの動いて 来た速度によって球の速度もコント ロールしようとか, ラケットを斜め にできないものとかいろいろ考えら れます.

出力

なおこのゲーム・マシンは特許出 願中ですので、アマチュアが作るぶん にはかまいませんが、製品化する場 合は筆者にご相談ください.

最後に, この製作に協力してくだ さった東京理科大学無線研のみなさ んに深謝いたします.